

- [5] **Nguyen Dang Chien***, Chun-Hsing Shih, “Short-channel effects in tunnel field-effect transistors with different configurations of abrupt and graded Si/SiGe heterojunctions,” *Superlattices and Microstructures*, vol. 100, pp. 857-866, Dec. **2016**. (ISI, IF2018: 2.385, Q2, Citations: 09)
- [6] **Nguyen Dang Chien**, Chun-Hsing Shih, “Short-channel effect and device design of extremely scaled tunnel field-effect transistors,” *Microelectronics Reliability*, vol. 55, no. 1, pp. 31-37, Jan. **2015**. (ISI, IF2018: 1.483, Q3, Citations: 18)
- [7] Chun-Hsing Shih, **Nguyen Dang Chien**, “Design and modeling of line-tunneling field-effect transistors using low bandgap semiconductors” *IEEE Transactions on Electron Devices*, vol. 61, no. 6, pp. 1907-1913, Jun. **2014**. (ISI, IF2018: 2.704, Q2, Citations: 16)
- [8] **Nguyen Dang Chien***, Chun-Hsing Shih, Luu The Vinh, “Drive current enhancement in tunnel field-effect transistors by graded heterojunction approach,” *Journal of Applied Physics*, vol. 114, p. 094507, Sep. **2013**. (ISI, IF2018: 2.328, Q2, Citations: 11)
- [9] Chun-Hsing Shih, Jhong-Sheng Wang, **Nguyen Dang Chien**, Ruei-Kai Shia, “On-current limitation of high-k gate insulator MOSFETs,” *Solid-State Electronics*, vol. 78, pp. 87-91, Dec. **2012**. (ISI, IF2018: 1.492, Q3, Citations: 01)
- [10] Chun-Hsing Shih, **Nguyen Dang Chien**, “Sub-10nm tunnel field-effect transistor with graded Si/Ge heterojunction,” *IEEE Electron Device Letters*, vol. 32, no. 11, pp. 1498-1500, Nov. **2011**. (ISI, IF2018: 3.753, Q1, Citations: 70)

12. Sách chuyên khảo và giáo trình tiêu biểu (*Liệt kê tối đa 5 sách và/hoặc giáo trình tiêu biểu trong cả quá trình, kèm theo chỉ số trích dẫn, số lần tái bản, nếu có*):

- [1] Lưu Thế Vinh, **Nguyễn Đăng Chiển**, “Giáo trình kỹ thuật đo điện-điện tử,” NXB Đại học Công Nghiệp Thành phố Hồ Chí Minh, **2017**.

13. Kết quả nghiên cứu khoa học tiêu biểu trong 5 năm gần đây (*Liệt kê tối đa 5 công trình khoa học tiêu biểu trong 5 năm gần đây (bài báo khoa học và/hoặc sách chuyên khảo; sáng chế, giải pháp hữu ích; giải thưởng...)*):

- [1] Chun-Hsing Shih, **Nguyen Dang Chien***, Huu-Duy Tran, Phan Van Chuan, “Device physics and design of hetero-gate dielectric tunnel field-effect transistors with different low/high-k EOT ratios,” *Applied Physics A*, vol. 126, p. 66, **2020**. (ISI, IF2018: 1.784, Q3, Citations: 0)
- [2] Jr-Jie Tsai, Wen-Fa Wu, Yu-Hsuan Chen, Hung-JinTeng, **Nguyen Dang Chien**, Chun-Hsing Shih, “Effects of High Temperatures on Cell Reading, Programming, and Erasing of Schottky Barrier Charge-Trapping Memories,” *IEEE Transactions on Device and Materials Reliability*, vol. 19, no. 2, **2019**. (ISI, IF2018: 1.583, Q3, Citations: 0)
- [3] **Nguyen Dang Chien***, Chun-Hsing Shih, “Oxide thickness-dependent effects of source doping profile on the performance of single- and double-gate tunnel field-effect transistors,” *Superlattices and Microstructures*, vol. 102, pp. 284-299, Feb. **2017**. (ISI, IF2018: 2.385, Q2, Citations: 08)
- [4] Chun-Hsing Shih and **Nguyen Dang Chien***, “Bandgap-dependent onset behavior of output characteristics in line-tunneling field-effect transistors,” *Journal of Computational Electronics*, vol. 16, no. 3, pp. 696-703, **2017**. (ISI, IF2018: 1.637, Q3, Citations: 01)
- [5] **Nguyen Dang Chien***, Chun-Hsing Shih, “Short-channel effects in tunnel field-effect transistors with different configurations of abrupt and graded Si/SiGe heterojunctions,” *Superlattices and Microstructures*, vol. 100, pp. 857-866, Dec. **2016**. (ISI, IF2018: 2.385, Q2, Citations: 09)

14. Các hoạt động cộng đồng hiện nay (*Lãnh đạo các hiệp hội khoa học, kỹ thuật trong nước và quốc tế; Ban biên tập tạp chí khoa học,...*):

- Thành viên Ban Biên tập Chuyên san Khoa học tự nhiên và công nghệ, Tạp chí Khoa học Đại học Đà Lạt

- Đã và đang tham gia phản biện cho các tạp chí khoa học trong nước và quốc tế sau:

- [1] Tạp chí Khoa học Đại học Đà Lạt (ACI)
- [2] IEEE Transactions on Electron Devices (ISI)
- [3] Microelectronic Reliability (ISI)
- [4] Superlattices and Microstructures (ISI)
- [5] Journal of Computational Electronics (ISI)
- [6] Journal of Testing and Evaluation (ISI)
- [7] Journal of Nanoelectronics and Optoelectronics (ISI)
- [8] Journal of Electronic Materials (ISI)
- [9] Iranian Journal of Science and Technology (ISI)

Ứng viên
(*ký và ghi rõ họ tên*)

Nguyễn Đăng Chiến